



Gaëlle MOGHABGHAB

Ingénieur Telecom

Contact

- ✉ gaelle_mgh@hotmail.com
- ☎ +961 76074142
- 📍 Beirut, Kfarshimma, Lebanon
- in [Gaelle Moghabghab](#)

DOMAINES DE CONNAISSANCE

- Système embarqué
- Électronique Algorithmes et Programmation Informatique
- Internet des Objets

OUTILS UTILISÉS

- Testeur de Taux d'Erreur de Bits (BERT)
- Oscilloscopes à Échantillonnage Numérique (DSO)

COMPÉTENCES SPÉCIFIQUES

- Compétences Informatiques : Matlab, C, C++, Java, SQL, Python, Assembly, VHDL
- Compétences Bureautique : Overleaf, Suite Office

FORMATION

Université Antonine

08/2019 – 06/2024

Diplôme d'Ingénierie de Télécommunications et des Réseaux

Collège des Pères Antonins

06/2019

Science Générale

LANGUAGES

- Français ★★★★★
- Anglais ★★★★★
- Arabe ★★★★★

RÉSUMÉ PERSONNEL

En tant qu'Ingénieur diplômé assidu en télécommunications, j'apprends vite, je suis doué pour suivre les instructions et je suis toujours enthousiaste d'acquérir plus de connaissances et de pratiquer dans le monde des télécommunications. Je crois fermement que mon expertise technique, associée à une attitude positive et à ma volonté de travailler intelligemment, font de moi un candidat idéal.

Certifications :

- Cisco Introduction to networks
- Cisco CCNA-ENSA Enterprise Networking Security and Automation
- Cisco CCNA-SWRE Switching Wireless and Routing essentials.
- Delf B2
- Rallye Mathématique du Liban Institut Français de Jounieh

EXPÉRIENCE PROFESSIONNELLE

DataConsult – Mkalles

Stage ingénieur

01/2024 – Présent

- Responsable des bonnes performances du réseau, organise et définit les procédures.
- Faire la conception des composants physiques et logiques pour l'architecture du réseaux.

Multilane SAL - Liban

Stagiaire FPGA

06/2022 – 09/2022

- Travail sur un système Bare-Metal fonctionnant sur les deux processeurs Cortex-A9 du Zedboard.
- Utilisation du multitraitement asymétrique (AMP) pour exécuter des applications nues distinctes sur les deux processeurs Cortex-A9 tout en utilisant la mémoire et les périphériques partagés.
- Configuration de chaque processeur pour exécuter sa propre application autonome et mise en œuvre de mesures pour éviter les conflits d'accès aux ressources matérielles partagées.
- Utilisation du DSO pour évaluer les performances de l'émetteur avec analyse du diagramme Jitter et Eye.

Enseignante de maths et physiques

09/2019 – présent

- Donne des cours particuliers aux étudiants en maths et physiques.